

# ミドルパワードライバ用 (-80V/-0.7A)

## 2SAR514R

### ●特長

- 1) 低 $V_{CE(sat)}$ である。  
 $V_{CE(sat)} = -0.4V(\text{Max.})$   
 $(I_C/I_B = -300mA / -15mA)$
- 2) 高速スイッチング

### ●構造

PNPエピタキシャルプレーナ形  
シリコントランジスタ

### ●用途

ドライバ

### ●包装仕様

| Type | パッケージ     | TSMT3 |
|------|-----------|-------|
|      | 記号        | TL    |
|      | 基本発注単位(個) | 3000  |

### ●絶対最大定格 (Ta=25°C)

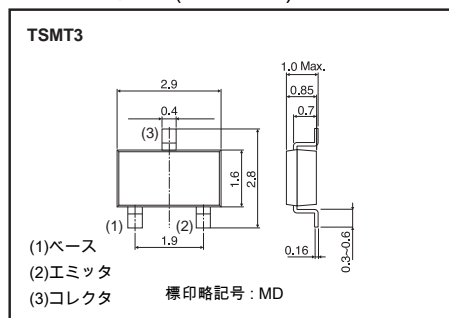
| Parameter    | Symbol    | Limits   | Unit |      |
|--------------|-----------|----------|------|------|
| コレクタ・ベース間電圧  | $V_{CBO}$ | -80      | V    |      |
| コレクタ・エミッタ間電圧 | $V_{CEO}$ | -80      | V    |      |
| エミッタ・ベース間電圧  | $V_{EBO}$ | -6       | V    |      |
| コレクタ電流       | 直流        | $I_C$    | -0.7 | A    |
|              | パルス       | $I_{CP}$ | -1.4 | A *1 |
| 許容損失         | $P_D$     | 0.5      | W *2 |      |
|              |           | 1        | W *3 |      |
| ジャンクション温度    | $T_j$     | 150      | °C   |      |
| 保存温度範囲       | $T_{stg}$ | -55~+150 | °C   |      |

\*1  $P_w=10ms$ , 単発パルス

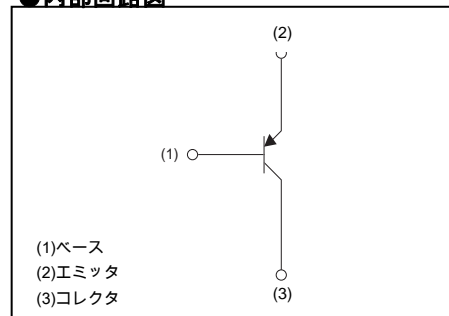
\*2 推奨ソッド実装時

\*3 セラミック基板実装時 (40x40x0.7mm<sup>3</sup>)

### ●外形寸法図 (Unit : mm)



### ●内部回路図



## ●電気的特性 (Ta=25°C)

| Parameter     | Symbol        | Min. | Typ. | Max. | Unit          | Conditions                                                                                               |
|---------------|---------------|------|------|------|---------------|----------------------------------------------------------------------------------------------------------|
| コレクタ・エミッタ降伏電圧 | $BV_{CEO}$    | -80  | -    | -    | V             | $I_C = -1\text{mA}$                                                                                      |
| コレクタ・ベース降伏電圧  | $BV_{CBO}$    | -80  | -    | -    | V             | $I_C = -100\mu\text{A}$                                                                                  |
| エミッタ・ベース降伏電圧  | $BV_{EBO}$    | -6   | -    | -    | V             | $I_E = -100\mu\text{A}$                                                                                  |
| コレクタ遮断電流      | $I_{CBO}$     | -    | -    | -1   | $\mu\text{A}$ | $V_{CB} = -80\text{V}$                                                                                   |
| エミッタ遮断電流      | $I_{EBO}$     | -    | -    | -1   | $\mu\text{A}$ | $V_{EB} = -4\text{V}$                                                                                    |
| コレクタ・エミッタ飽和電圧 | $V_{CE(sat)}$ | -    | -200 | -400 | mV            | $I_C = -300\text{mA}$ , $I_B = -15\text{mA}$                                                             |
| 直流電流増幅率       | $h_{FE}$      | 120  | -    | 390  | -             | $V_{CE} = -3\text{V}$ , $I_C = -100\text{mA}$                                                            |
| 利得帯域幅積        | $f_T$         | -    | 380  | -    | MHz           | $V_{CE} = -10\text{V}$ , $I_E = 200\text{mA}$ , $f = 100\text{MHz}$                                      |
| コレクタ出力容量      | $C_{ob}$      | -    | 10   | -    | pF            | $V_{CB} = -10\text{V}$ , $I_E = 0\text{A}$ , $f = 1\text{MHz}$                                           |
| ターンオン時間       | $t_{on}$      | -    | 50   | -    | ns            | $I_C = -0.35\text{A}$ , $I_{B1} = -35\text{mA}$<br>$I_{B2} = 35\text{mA}$ , $V_{CC} \approx -10\text{V}$ |
| 蓄積時間          | $t_{stg}$     | -    | 350  | -    | ns            |                                                                                                          |
| 下降時間          | $t_f$         | -    | 50   | -    | ns            |                                                                                                          |

\*スイッチングタイム測定回路図参照

●電氣的特性曲線 (Ta = 25°C)

Fig.1 Typical Output Characteristics

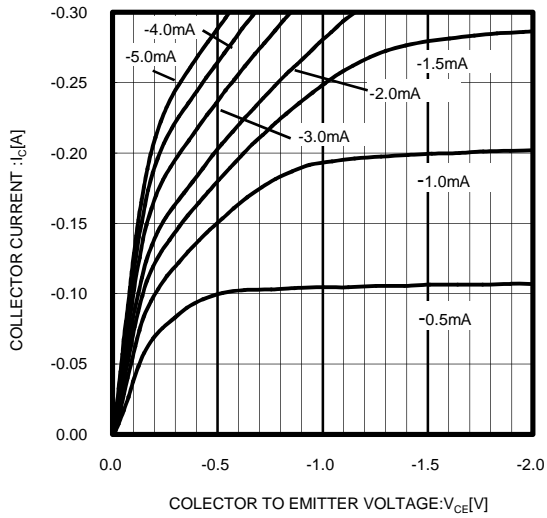


Fig.2 DC Current Gain vs. Collector Current( I )

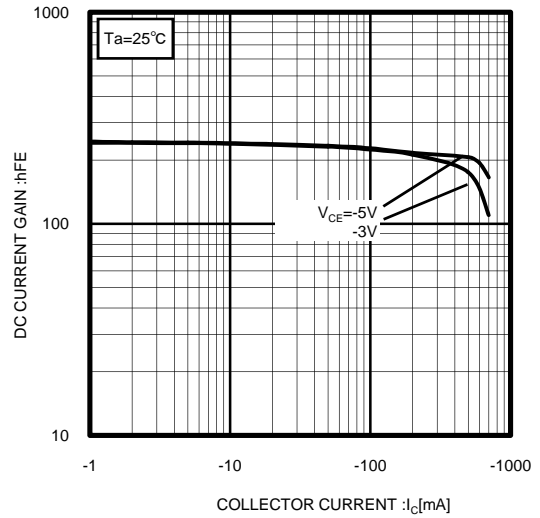


Fig.3 DC Current Gain vs. Collector Current( II )

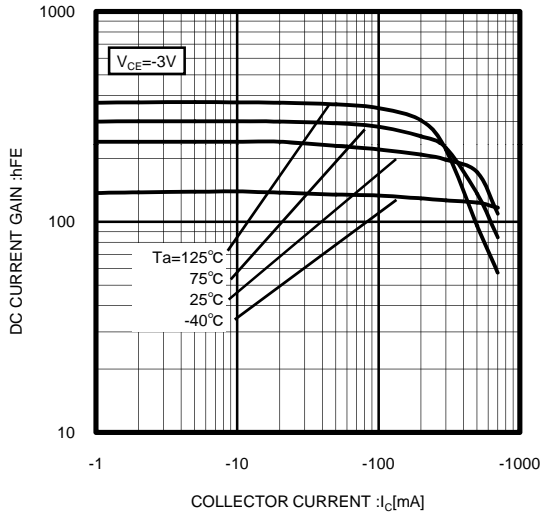


Fig.4 Collector-Emitter Saturation Voltage vs. Collector Current( I )

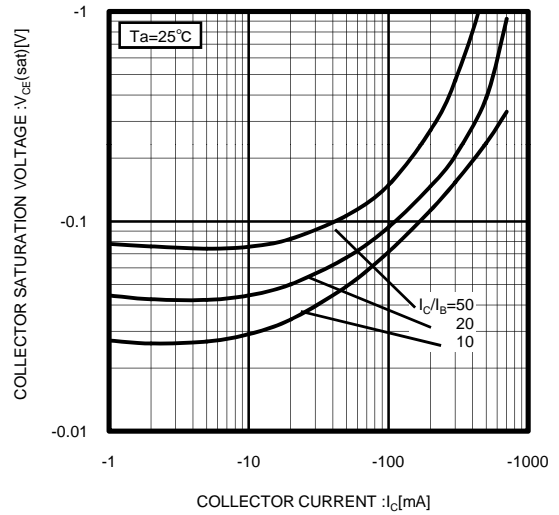


Fig.5 Collector-Emitter Saturation Voltage vs. Collector Current( II )

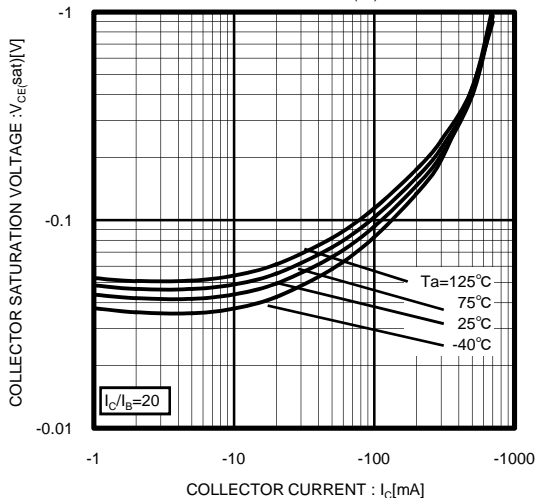


Fig.6 Ground Emitter Propagation Characteristics

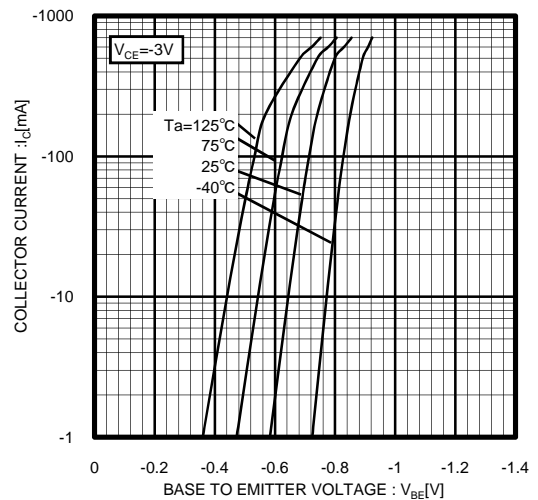


Fig.7 Emitter input capacitance vs. Emitter-Base Voltage  
Collector output capacitance vs. Collector-Base Voltage

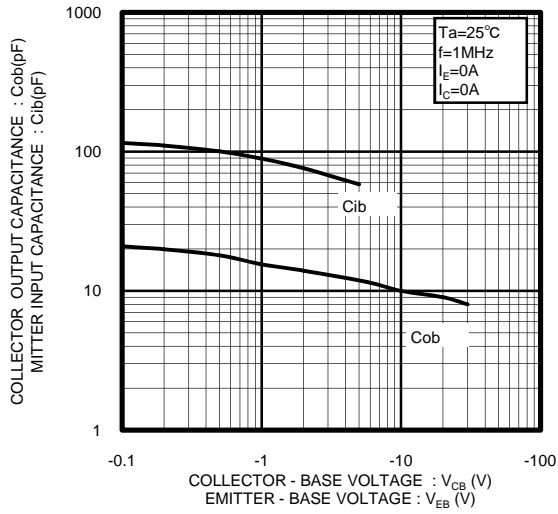


Fig.8 Gain Bandwidth Product vs. Emitter Current

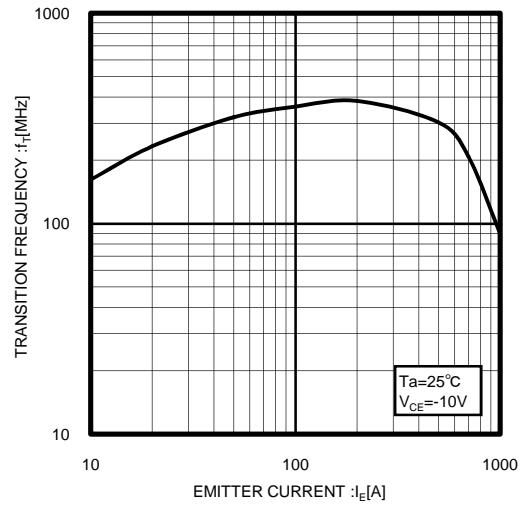
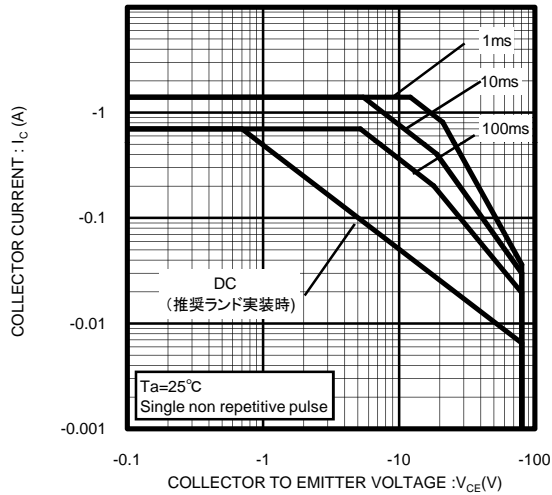
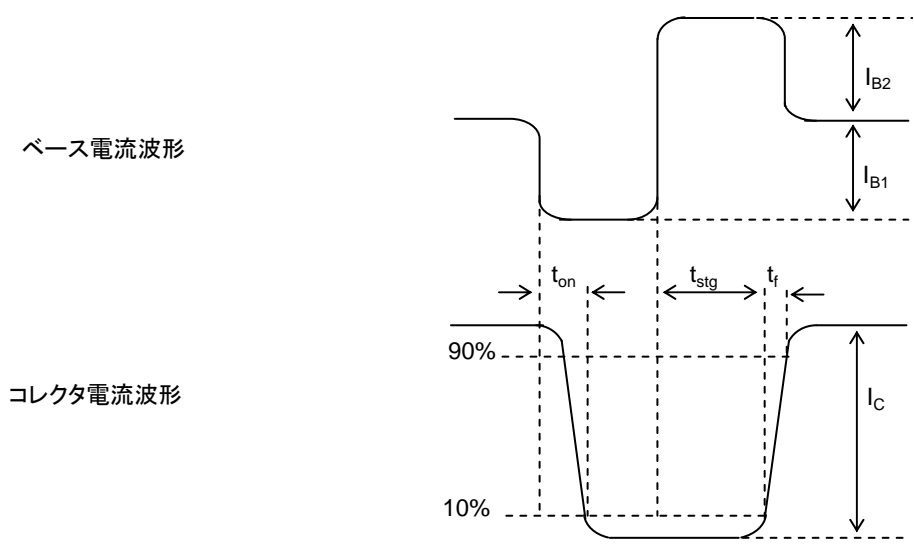
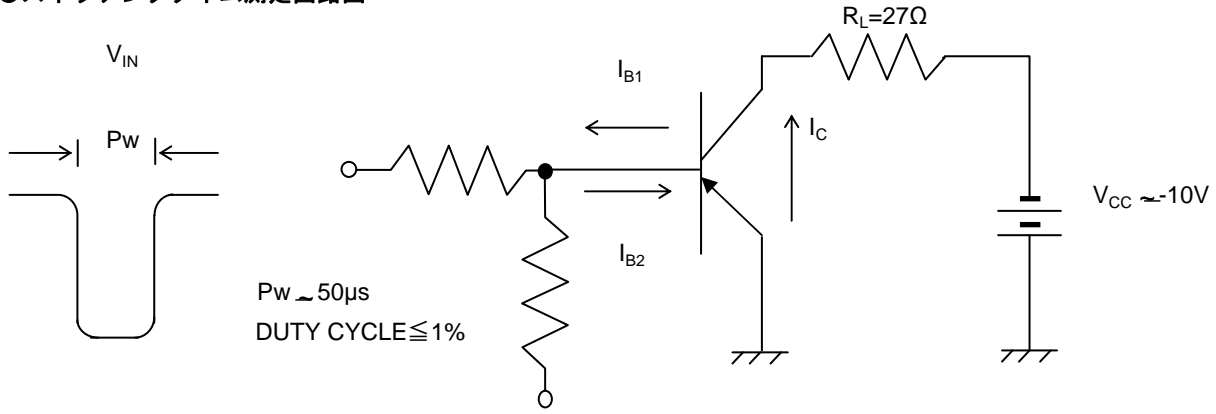


Fig.9. Safe operating area



●スイッチングタイム測定回路図



## ご 注 意

本資料の一部または全部をロームの許可なく、転載・複写することを堅くお断りします。

本資料の記載内容は改良などのため予告なく変更することがあります。

本資料に記載されている内容は製品のご紹介資料です。ご使用にあたりましては、別途仕様書を必ずご請求のうえ、ご確認ください。

本資料に記載されております応用回路例やその定数などの情報につきましては、本製品の標準的な動作や使い方を説明するものです。したがって、量産設計をされる場合には、外部諸条件を考慮していただきますようお願いいたします。

本資料に記載されております情報は、正確を期すため慎重に作成したのですが、万が一、当該情報の誤り・誤植に起因する損害がお客様に生じた場合においても、ロームはその責任を負うものではありません。

本資料に記載されております技術情報は、製品の代表的動作および応用回路例などを示したものであり、ロームまたは他社の知的財産権その他のあらゆる権利について明示的にも黙示的にも、その実施または利用を許諾するものではありません。上記技術情報の使用に起因して紛争が発生した場合、ロームはその責任を負うものではありません。

本資料に掲載されております製品は、一般的な電子機器（AV機器、OA機器、通信機器、家電製品、アミューズメント機器など）への使用を意図しています。

本資料に掲載されております製品は、「耐放射線設計」はなされていません。

ロームは常に品質・信頼性の向上に取り組んでおりますが、種々の要因で故障することもあり得ます。

ローム製品が故障した際、その影響により人身事故、火災損害等が起こらないようご使用機器でのディレーティング、冗長設計、延焼防止、フェイルセーフ等の安全確保をお願いします。定格を超えたご使用や使用上の注意書が守られていない場合、いかなる責任もロームは負うものではありません。

極めて高度な信頼性が要求され、その製品の故障や誤動作が直接人命を脅かしあるいは人体に危害を及ぼすおそれのある機器・装置・システム（医療機器、輸送機器、航空宇宙機、原子力制御、燃料制御、各種安全装置など）へのご使用を意図して設計・製造されたものではありません。上記特定用途に使用された場合、いかなる責任もロームは負うものではありません。上記特定用途への使用を検討される際は、事前にローム営業窓口までご相談願います。

本資料に記載されております製品および技術のうち「外国為替及び外国貿易法」に該当する製品または技術を輸出する場合、または国外に提供する場合、同法に基づく許可が必要です。



ローム製品のご検討ありがとうございます。  
より詳しい資料やカタログなどご用意しておりますので、お問合せください。

## ROHM Customer Support System

<http://www.rohm.co.jp/contact/>